日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2003年 1月20日

出 願 番 号

Application Number:

特願2003-010674

[ST.10/C]:

[JP2003-010674]

出 顏 人
Applicant(s):

株式会社日立エルジーデータストレージ

2003年 4月11日

特許庁長官 Commissioner, Japan Patent Office



【書類名】

特許願

【整理番号】

NT02P0984

【提出日】

平成15年 1月20日

【あて先】

特許庁長官 殿

【国際特許分類】

G11B 7/00

【発明者】

【住所又は居所】

東京都港区海岸三丁目22番23号 株式会社日立エル

ジーデータストレージ内

【氏名】

坂井 寛治

【発明者】

【住所又は居所】 東京都港区海岸三丁目22番23号 株式会社日立エル

ジーデータストレージ内

【氏名】

小野 和彦

【特許出願人】

【識別番号】

501009849

【氏名又は名称】 株式会社日立エルジーデータストレージ

【代理人】

【識別番号】

100068504

【弁理士】

【氏名又は名称】 小川 勝男

【電話番号】

03-3661-0071

【選任した代理人】

【識別番号】

100086656

【弁理士】

【氏名又は名称】 田中 恭助

【電話番号】

03-3661-0071

【手数料の表示】

【予納台帳番号】 081423

【納付金額】 21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

要

【物件名】

要約書 1

【プルーフの要否】

【書類名】 明細書

【発明の名称】 光ディスク記録再生装置及び記録再生方法

【特許請求の範囲】

【請求項1】

光ディスクにレーザビームを照射し、前記光ディスクからの反射光を受光して電気信号に変換して出力する光ピックアップと、前記光ピックアップからの再生信号を再生する再生系回路と、前記光ディスクのレーザを制御して前記光ディスクに記録するための記録系回路と、前記光ディスクへの記録が中断される前、又は後の速度情報を検出する速度情報検出回路と、前記検出された速度情報に基づいた設定値を前記再生系回路に設定する設定手段と、記録中断後中断位置より手前のセクタにアクセスするために必要な現在位置を検出するための位置検出手段と、前記現在位置から前記中断位置より手前のセクタにアクセスする手段と、前記再生系回路に含まれており、前記再生信号より記録再開位置を検出する記録再開位置検出回路とを備えることを特徴とする光ディスク記録再生装置。

【請求項2】

請求項1記載の光ディスク記録再生装置において、前記速度情報検出回路は、 ウォブル信号を検出するウォブル信号検出回路と前記検出されたウォブル信号の キャリア周波数を計測するウォブル周期測定回路とから構成されることを特徴と する光ディスク記録再生装置。

【請求項3】

請求項1記載の光ディスク記録再生装置において、前記速度情報検出回路は、ウォブル信号を検出するウォブル信号検出回路と前記検出されたウォブル信号からATIPアドレス情報が得られる周期を検出するATIP周期検出回路とから構成されることを特徴とする光ディスク記録再生装置。

【請求項4】

請求項1記載の光ディスク記録再生装置において、前記速度情報検出回路は、記録速度に対応したクロックを生成する記録用同期クロック生成回路と前記記録用同期クロック生成回路で生成された記録同期クロックの周期を検出するクロック周期検出回路から構成されることを特徴とする光ディスク記録再生装置。

【請求項5】

請求項1記載の光ディスク記録再生装置において、前記速度情報検出回路からの記録速度情報を記録するメモリを設け、記録中断要求があった場合、前記メモリに記録されている前記記録中断要求前の速度情報を読み出すことを特徴とする光ディスク記録再生装置。

【請求項6】

請求項1乃至5の何れかに記載の光ディスク記録再生装置において、前記速度情報検出回路からの記録速度情報を記録するメモリを設け、記録中断要求があった場合、前記記録中断要求より所定のセクタ前の速度情報を前記メモリから読み出すことを特徴とする光ディスク記録再生装置。

【請求項7】

請求項1乃至5の何れかに記載の光ディスク記録再生装置において、前記速度情報検出回路は、前記記録中断要求後前記光ピックアップが前記中断位置より手前のセクタにアクセス開始するまでの間の速度情報を検出することを特徴とする光ディスク記録再生装置。

【請求項8】

請求項1乃至5の何れかに記載の光ディスク記録再生装置において、前記速度情報検出回路は、前記記録中断要求後前記光ピックアップが前記中断位置より手前のセクタにアクセスし、着地した後に速度情報を検出することを特徴とする光ディスク記録再生装置。

【請求項9】

光ディスクにレーザビームを照射し、前記光ディスクからの反射光を受光して電気信号に変換して出力する光ピックアップと、前記光ピックアップからの再生信号を再生する再生系回路と、前記光ディスクのレーザを制御して前記光ディスクに記録するための記録系回路と、ウォブル信号を抽出するウォブル検出回路と、前記ウォブル検出回路で検出された前記ウォブル信号のキャリア周波数を計測し、前記光ディスクへの記録が中断される前、又は後の速度情報を検出するウォブル周期検出回路と、前記検出された速度情報に基づいた設定値を前記再生系回路に設定する設定手段と、記録中断後中断位置より手前のセクタにアクセスする

ために必要な現在位置を、前記ウォブル検出回路から得られた前記ウォブル信号からディスクの絶対時間情報を表すATIPアドレス情報から検出するATIP 検出回路と、前記現在位置から前記中断位置より手前のセクタにアクセスする手段と、前記再生系回路に含まれており、前記再生信号より記録再開位置を検出する記録再開位置検出回路とを備えることを特徴とする光ディスク記録再生装置。

【請求項10】

光ディスクにレーザビームを照射し、前記光ディスクからの反射光を受光して電気信号に変換して出力する光ピックアップと、前記光ピックアップからの再生信号を再生する再生系回路と、前記光ディスクのレーザを制御して前記光ディスクに記録するための記録系回路と、ウォブル信号を検出するウォブル信号検出回路と、前記検出されたウォブル信号からATIPアドレス情報が得られる周期を検出し、前記光ディスクへの記録が中断される前、又は後の速度情報を検出するATIP周期検出回路と、前記検出された速度情報に基づいた設定値を前記再生系回路に設定する設定手段と、記録中断後中断位置より手前のセクタにアクセスするために必要な現在位置を、前記ウォブル検出回路から得られた前記ウォブル信号からディスクの絶対時間情報を表すATIPアドレス情報から検出するATIP検出回路と、前記現在位置から前記中断位置より手前のセクタにアクセスする手段と、前記再生系回路に含まれており、前記再生信号より記録再開位置を検出する記録再開位置検出回路とを備えることを特徴とする光ディスク記録再生装置。

【請求項11】

光ディスクにレーザビームを照射し、前記光ディスクからの反射光を受光して電気信号に変換して出力する光ピックアップと、前記光ピックアップからの再生信号を再生する再生系回路と、前記光ディスクのレーザを制御して前記光ディスクに記録するための記録系回路と、記録速度に対応したクロックを生成する記録用同期クロック生成回路と、前記記録用同期クロック生成回路で生成された記録同期クロックの周期を検出し、前記光ディスクへの記録が中断される前、又は後の速度情報を検出するクロック周期検出回路と、前記検出された速度情報に基づいた設定値を前記再生系回路に設定する設定手段と、記録中断後中断位置より手

前のセクタにアクセスするために必要な現在位置を、前記ウォブル検出回路から得られた前記ウォブル信号からディスクの絶対時間情報を表すATIPアドレス情報から検出するATIP検出回路と、前記現在位置から前記中断位置より手前のセクタにアクセスする手段と、前記再生系回路に含まれており、前記再生信号より記録再開位置を検出する記録再開位置検出回路とを備えることを特徴とする光ディスク記録再生装置。

【請求項12】

請求項9乃至11の何れかに記載の光ディスク記録再生装置において、前記ウオブル周期測定回路、前記ATIP周期検出回路、及び前記クロック周期検出回路の何れか一方で得られた記録速度情報を記録するメモリを設け、記録中断要求があった場合、前記メモリに記録されている前記記録中断要求前の速度情報を読み出すことを特徴とする光ディスク記録再生装置。

【請求項13】

請求項1乃至5の何れかに記載の光ディスク記録再生装置において、前記ウォブル周期測定回路、前記ATIP周期検出回路、及び前記クロック周期検出回路の何れか一方で得られた記録速度情報を記録するメモリを設け、記録中断要求があった場合、前記記録中断要求より所定のセクタ前の速度情報を前記メモリから読み出すことを特徴とする光ディスク記録再生装置。

【請求項14】

請求項1乃至5の何れかに記載の光ディスク記録再生装置において、前記ウォブル周期測定回路、前記ATIP周期検出回路、及び前記クロック周期検出回路の何れか一方は、前記記録中断要求後前記光ピックアップが前記中断位置より手前のセクタにアクセス開始するまでの間の速度情報を検出することを特徴とする光ディスク記録再生装置。

【請求項15】

請求項1乃至5の何れかに記載の光ディスク記録再生装置において、前記ウォブル周期測定回路、前記ATIP周期検出回路、及び前記クロック周期検出回路の何れか一方は、前記記録中断要求後前記光ピックアップが前記中断位置より手前のセクタにアクセスし、着地した後に速度情報を検出することを特徴とする光

ディスク記録再生装置。

【請求項16】

記録の中断要求に応じて記録を中断するステップと、前記記録を中断する前、 又は後における記録速度を検出するステップと、前記検出された記録速度に基づいて所定の回路のパラメータを設定するステップと、記録の中断位置より手前の セクタにアクセスする時の位置情報を検出するステップと、記録中断位置より所 定のセクタ手前のセクタにアクセスするステップと、前記記録中断位置を検出す るステップと、前記記録中断位置から記録を再開するステップとを備えることを 特徴とする光ディスク記録再生方法。

【請求項17】

請求項16記載の光ディスク記録再生方法において、前記記録速度を検出する ステップは、前記記録中断要求前の速度情報を読み出すことを特徴とする光ディ スク記録再生方法。

【請求項18】

請求項16記載の光ディスク記録再生方法において、前記記録速度を検出するステップは、前記記録中断要求より所定のセクタ前の速度情報を検出すことを特徴とする光ディスク記録再生方法。

【請求項19】

請求項16記載の光ディスク記録再生方法において、前記記録速度を検出するステップは、前記記録中断要求後前記光ピックアップが前記中断位置より手前のセクタにアクセス開始するまでの間の速度情報を検出することを特徴とする光ディスク記録再生方法。

【請求項20】

請求項16記載の光ディスク記録再生方法において、前記記録速度を検出するステップは、前記記録中断要求後前記光ピックアップが前記中断位置より手前のセクタにアクセスし、着地した後に速度情報を検出することを特徴とする光ディスク記録再生方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は光ディスク記録再生装置及び記録再生方法に係り、特に、再生を一旦中断し、この中断した位置から再度記録する場合の処理を高速化する光ディスク記録再生技術に関する。

[0002]

【従来の技術】

CD-Rディスクに代表される記録可能な光ディスクには、案内溝として機能するプリグルーブが螺旋状に形成されている。この案内溝は半径方向に約±0.03μm、周期が54~63μmで蛇行しているため、ディスクを一定線速度、例えば1.3m/sで回転させると、中心周波数が22.05kHz、周波数偏移が±1kHzのFM変調波として検出される(以下、このWOBBLEによるFM変調波をウォブル信号という)。ウォブル信号には、ディスクの絶対時間情報を表すATIP(Absolute Time In Pregroove)アドレス情報、記録制御情報等が変調されており、記録時にウォブル信号から光ディスクのATIPアドレス情報、記録条件の設定情報等の情報を再生してドライブの制御に利用している。

[0003]

このCD-Rディスクにデータ記録を行う場合、まず、プリグルーブからAT I Pアドレスを読み出し、エンコーダにて外部から入力されるデータにATIP アドレス位置情報を付与し、EFM (Eight to Fourteen Modulation: 8-14変調)変調処理を行った後、光ディスクにレーザを照射して記録を行っている。

一方、光ディスクへの記録動作中に、ホストコンピュータからのデータ転送速度よりも光ディスクへの書き込み速度の方が速く、光ディスクに書き込むデータが不足してしまう所謂バッファアンダーランの恐れが生じた場合は、一旦、光ディスクへのデータ書き込みを中断してホストコンピュータからのデータをバッファRAMに所定量蓄積した後に、光ディスクへのデータ記録を再開する。

[0004]

データ記録を中断した位置から光ディスクへのデータ書込みを再開するには、

記録中断時の光ディスクの速度情報と、記録中断時のATIPアドレス情報を必要とする。ところが、従来から行われているCLV(Constant Linear Velocity)方式と呼ばれる一定線速度で記録する方式では、内周~外周までの全領域で記録速度が一定であり、また、ZCLV(Zone Constant Linear Velocity)記録方式の場合も同一ZONE内で記録速度一定である。よって、記録再開に先立ってピックアップが光ディスクのトレースを開始する位置情報を検出するEFM信号の再生を行う光ディスクの速度設定としては、記録速度(固定値)のパラメータを用いることが可能であった。

[0005]

ところが、光ディスクへの記録速度の高速化とともに、CLV記録より記録時間を短縮できるCAV(Constant Angular Velocity) 記録方式へと移行している。CAV記録では角速度一定の為、ディスク半径とともに刻一刻と記録速度が変化し、バーファーアンダーラン保護後のデータ記録再開時にEFM信号の再生を行う際の光ディスク速度設定として、固定値のパラメータを用いた従来の手法が使えなくなり、光ディスクの再生速度設定を認識する手段を新たに設ける必要が生まれた。

このようなCAV記録方式のバッファアンダーラン回避等による記録中断に対応する従来例として、記録再開時にCAV記録からCLV記録に切り替えて記録再生動作を行う技術が知られている(例えば、特許文献1参照)。

[0006]

【特許文献1】

特開2002-222561公報 第1-2頁

[0007]

【発明が解決しようとする課題】

しかし、この手法ではディスク回転速度を線速度一定の状態に安定させる為に時間を必要とする。更に、EFM信号の検出時に光ディスクの再生速度の認識も行おうとすると、EFM信号の検出とEFMPLLロックの間に、光ディスクの再生速度の認識とそのパラメータ合せを行うタイムロスが問題となる。

[0008]

本発明の目的はCAV記録のような光ディスクの記録速度が変化する場合においても、バッファアンダーラン保護後のデータ記録再開時のタイムロスを少なくすることができる記録技術を提供することにある。

[0009]

【課題を達成するための手段】

本発明では、書き込み中断を行う際に、ウォブル周波数とATIP値を入手する手段、エンコード周期検出段を設けて、そこから得られる記録速度に対応した再生設定を用いてEFM信号再生を行い、タイムロスの少ない記録再開を実現する。

[0010]

第1の発明では、光ディスク記録再生装置は、光ディスクにレーザビームを照射し、前記光ディスクからの反射光を受光して電気信号に変換して出力する光ピックアップと、前記光ピックアップからの再生信号を再生する再生系回路と、前記光ディスクのレーザを制御して前記光ディスクに記録するための記録系回路と、前記光ディスクへの記録が中断される前後の速度情報を検出する速度情報検出回路と、前記検出された速度情報に基づいた設定値を前記再生系回路に設定する設定手段と、記録中断後中断位置より手前のセクタにアクセスするために必要な現在位置を検出するための位置検出手段と、前記現在位置から前記中断位置より手前のセクタにアクセスする手段と、前記再生系回路に含まれており、前記再生信号より記録再開位置を検出する記録再開位置検出回路とを備える。

[0011]

第1の発明において、前記速度情報検出回路は、ウォブル信号を検出するウォブル信号検出回路と前記検出されたウォブル信号のキャリア周波数を計測するウォブル周期測定回路とから構成される。又は、前記速度情報検出回路は、ウォブル信号を検出するウォブル信号検出回路と前記検出されたウォブル信号からATIPアドレス情報が得られる周期を検出するATIP周期検出回路とから構成される。又は、前記速度情報検出回路は、記録速度に対応したクロックを生成する記録用同期クロック生成回路と前記記録用同期クロック生成回路で生成された記

録同期クロックの周期を検出するクロック周期検出回路から構成される。

[0012]

第2の発明では、光ディスクの記録再生方法は、記録の中断要求に応じて記録を中断するステップと、前記記録を中断した前、又は後における記録速度を検出するステップと、前記検出された記録速度に基づいて所定の回路のパラメータを設定するステップと、記録の中断位置より手前のセクタにアクセスする時の位置情報を検出するステップと、記録中断位置より所定のセクタ手前のセクタにアクセスするステップと、前記記録中断位置を検出するステップと、前記記録中断位置から記録を再開するステップとを備える。

[0013]

【発明の実施の形態】

以下本発明の実施の形態について、実施例を用い、図を参照して説明する。

図1は本発明による光ディスク記録再生装置の一実施例を示すブロック図である。図において、光ピックアップ1は、内蔵するレーザ光源を用いて光ディスク2からの反射光を光ピックアップ1に戻し、光ピックアップ1に内蔵される受光素子にて電気信号に変換する。光ディスク2は、マイコン11の回転周期制御信号を用いてディスクモータ制御回路17を通してディスクモータ18を駆動することによって、回転制御されている。サーボ回路4は、光ピックアップ1に内蔵されている受光素子から送られてくる電気信号からフォーカスエラー信号、トラッキングエラー信号を検出して、光ピックアップ1が光ディスク2の所望の位置を追従するように、光ピックアップ1のフォーカス及びトラッキング追従動作を行う。

[0014]

イコライザ回路3は、光ピックアップ1に内蔵されている受光素子から送られてくる電気信号から光ディスクの情報信号を抽出し、EFM信号の波形等化、群遅延平滑化を行う。HPF回路13は、傷通過時におけるEFM信号の2値化電圧レベルの変動を抑圧する。2値化回路14は、HPF回路13の信号を2値化する。PLL回路15は、この2値化信号より、同期クロックの生成を行う。復調回路16は、この2値化信号とこの同期クロックより、ディスク記載情報をデ

ジタルデータ列に変換する。傷区間検出回路 5 は、光ピックアップ 1 で得られた 光ディスクの情報信号を用いて傷区間情報を生成する。

[0015]

ウォブル検出回路6は光ピックアップ1で得られた光ディスクの情報信号を用いてウォブル信号の抽出を行う。ウォブル周期測定回路7は、抽出されたウォブル信号のキャリア周波数の周期を計測する。

ATIP検出回路8は、ATIP位置情報を含むデジタルデータを取得する。 ATIPアドレス検出回路9は、ATIP位置情報を含むデジタルデータからディスク上の位置情報を取得する。ATIP周期検出回路10は、ATIP情報が検出される周期を取得する。

[0016]

マイコン11は、ウォブル周期検出回路7またはATIP周期検出回路10か らの情報を直読、あるいは一定期間で平均化することにより光ディスク2からの 読み出し速度情報を取得する。又は、マイコン11は、ATIP検出回路8から のディスク上の位置情報と、マイコン11で制御しているディスクモータ18の 制御目標回転数により、読み出し速度情報を取得する。マイコン11は、取得さ れた読み出し速度情報をもとに、あらかじめ用意された各種設定テーブル12を 用いて、読み出し速度に対応した設定値を取得する。マイコン11は取得した設 定値を、イコライザ回路3、HPF回路13、2値化回路14、PLL回路15 、サーボ回路4及び傷区間検出回路5の全て又は何れかの回路に送って、これら の回路を制御する。より詳細に述べると、マイコン11は、イコライザ回路3の ブースト量、カットオフ周波数、郡遅延特性の全て又は何れかを制御する。また 、HPF回路13のカットオフ周波数、2値化回路14のコンパレートレベルの 充電及び放電の特性、PLL回路15の応答特性、内部VCOの中心周波数、位 相ロックさせる前での自走周波数の何れか又は全部、サーボ回路4の応答特性、 傷区間検出回路5の傷区間判定レベルの電気的保持特性及びエンベロープ検出特 性を制御する。

更に、マイコン11は、イコライザ回路3のブースト量、カットオフ周波数、 群遅延特性の全てあるいはいずれかを制御するとともに、傷区間検出回路5の傷 区間判定レベルの電気的保持特性およびエンベロープ検出特性を制御する。

[0017]

次に、本発明において、バッファアンダーラン保護機能により記録中断し、再 書き込みを行う際の制御方法の一実施例について説明する。

図2は記録を中断し、再書き込みを行う際の処理動作の第1の実施例を示すフ ローチャートであり、記録中断手前で記録速度を検出しておく場合を示す。図に おいて、ステップ201では、記録処理(書き込み処理)が継続されている。ス テップ202では、ウォブル周期検出回路7またはATIP周期検出回路10か らの記録速度情報をマイコン11内のメモリにホールドする。又は、後述する図 4に示すように、エンコードクロックを生成し、このクロック周期を検出して速 度情報を得、この情報をマイコン11に入力するようにしてもよい。ステップ2 03で、記録中断要求の有無を確認し、中断要求がない場合(Nの場合)はステ ップ202に戻り、中断要求がある場合(Yの場合)はステップ204に進む。 ステップ204で、記録中断要求に基づいて、光ピックアップ1のレーザパワー をリードに必要なレベルまで低下させる等の記録中断処理を行う。ステップ20 5で、中断要求前にマイコン11内のメモリにセットされた記録速度情報を読み 出し、各種設定テーブル12を用いてこの読み出し速度に対応した設定値を取得 し、イコライザ回路3やHPF回路13の周波数特性、2値化回路14の応答特 性、PLL回路15やサーボ回路4のゲイン、傷区間検出回路5の時定数を制御 する。

[0018]

ステップ206で、現在のディスク位置情報をATIPアドレス検出回路8から入手する。ステップ207で、記録再開位置より予め定められたセクタ手前の位置、例えば、記録再開位置よりNセクタ手前の位置に光ピックアップ1をアクセスする。ステップ208で、光ピックアップ1の光ディスク着地位置にて、トラッキングONを確認する。同時にPLL回路15により、EFM信号の同期クロック生成処理を開始する。ステップ209で、光ディスク2への記録再開位置を通過したか否かを確認する。記録再開位置を通過した場合はステップ205に戻る。ステップ209で、記録再開位置に到達していない場合はステップ210

に進む。ステップ210で、EFM信号の同期確認、例えば、11T/11TS YNC周期、セクタID検出を行い、同期の確認を行う。ステップ210で、同 期がかかっていない場合はステップ209に戻る。ステップ210で、同期がか かっている場合は、ステップ211に進み、記録を再開する。ステップ211の 記録再開処理では、記録中断位置を再生EFM信号より予測すると同時にレーザ パワーを記録可能レベルまで大きくして記録を再開する。

[0019]

本実施例では、記録中断後、記録再開のためのアクセス先は記録中断位置より 予め定められたセクタ手前、即ち、中断位置より手前であるが中断位置の近傍な ので、記録中断位置とほとんど記録再生速度は変わらない。本実施例では、記録 中断位置とほとんど記録再生速度は変わらないことを利用したマイコン制御によ り、記録再開に伴なう光ピックアップ1のアクセス時、記録中断直前にマイコン 11内のメモリにセットされた記録速度情報を再生速度と指定して再生用の設定 を行っているので、短時間でEFM系のPLLのロック状態まで持っていくこと が出来る。

また、記録再開のためのアクセス開始位置とアクセス終了位置が共に記録中断 近傍で、記録再生速度はほぼ等しいことを利用し、ウォブル周期検出回路7に、 アクセス中は周期検出をしない、及び、周期検出は複数の平均値を適用の仕組み を設けることで、アクセス後最初に検出されるウォブル周期をアクセス終了位置 の再生速度設定として、高速で再生系の速度設定の最適化することが出来る。

[0020]

次に、本発明の第2の実施例について説明する。本実施例では、記録中断しなければならないとわかった時点、あるいは、記録終了時点より予め定められたセクタ(あるいはデータ量)手前のタイミングで記録速度検出を行い、ウォブル周期検出回路7、ATIP周期検出回路10、又はクロック周期検出回路21(図4参照)からの記録速度情報をマイコン11内のメモリにホールドする。即ち、図2のフローチャートにおいて、ステップ202とステップ203を入れ替えた場合である。この場合、記録中断要求のステップにおいて、記録中断指令が出力された場合、記録速度検出ステップにおいて、マイコン11内に記憶された速度

情報の内、所定セクタ前の記録情報を得る。

記録速度を検出する位置が記録終了近傍であり、記録速度と再生速度はほぼ同じと判断できるので、記録終了手前に差し掛かった時点であらかじめウォブル周期を検出し、そこで検出したウォブル周期を元に再生系の設定を行うことが可能である。勿論、ATIP周期検出回路10やエンコード用のクロック周期検出回路21(図4参照)から記録速度情報を得てもよい。

また、このタイミングで得られた例えば、ウォブル周期に基づく再生系の設定は、ウォブル周期検出後~記録再開位置の区間における任意のタイミングで可能であるが、記録再開位置を通過しない範囲内で行わなければならない。各種設定テーブル12の各設定、例えば、図2のステップ205における各設定は、「それぞれ同時」でも「順番に」でも「必要なものだけは同時に、その他は順番」でもよく、いずれの設定の仕方も可能である。

[0021]

次に、本発明による第3の実施例について説明する。記録中断の後、記録再開に向けて光ピックアップ1が光ディスク2にアクセス開始する手前までの任意のタイミングで記録速度検出を行い、ウォブル周期検出回路7、ATIP周期検出回路10、又はエンコード用のクロック周期検出回路21(図4参照)からの記録速度情報をマイコン11内のメモリにホールドする。各種設定テーブル12の各設定、例えば、図2のステップ205の各設定は、記録再開位置に到達する手前までに行う。あるいは、図2におけるステップ202の記録速度検出ステップと現在の位置検出ステップ206を同時に行い、次に記録速度情報からの再生設定ステップ5を行い、最後にステップ207以降を行う方法も可能である。

[0022]

以下、本発明の第4の実施例について図3を用いて説明する。本実施例では、 記録再開に向けて光ピックアップ1が光ディスク2上の記録開始位置手前の任意 の位置に着地したタイミングで記録速度の検出を行い、ウォブル周期検出回路7 、ATIP周期検出回路10又はエンコード用のクロック周期検出回路21(図 4参照)からの記録速度情報をマイコン11内のメモリにホールドする。

図3は記録を中断し、再書き込みを行う際の処理動作の他の実施例を示すフロ

ーチャートであり、アクセス着地後に記録速度を検出する場合の処理動作を示す。ステップ301では記録が実行されている。ステップ302で、記録中断要求の有無を確認し、中断要求がない場合はステップ302に戻り、中断要求がある場合はステップ303で、記録中断要求に基づいて、光ピックアップ1のレーザパワーを再生に必要なレベルまで低下させる等の記録中断処理を行う。ステップ304で、現在のディスク位置情報をATIPアドレス検出回路8から入手する。ステップ305で、記録再開位置よりNセクタ手前の予め設定されたセクタ位置に光ピックアップ1をアクセスする。ステップ306では、光ピックアップ1が着地した地点でトラッキングをONする。トラッキングをオンすると、ウォブルPLLが再開される。ステップ307で、ウォブル周期検出回路7、ATIP周期検出回路10又はエンコード用のクロック周期検出回路21(図4参照)からの記録速度情報をマイコン11内のメモリにホールドする。記録速度情報入手は、ウォブルPLLの同期確認後の方が、記録速度情報の信頼性が高まり望ましい。

[0023]

ステップ308で、各種設定テーブル12から読み出し速度(記録速度情報より得られる速度)に対応した設定値を取得し、イコライザ回路3、HPF回路13、2値化回路14、PLL回路15、サーボ回路4、傷区間検出回路5を図1で説明したように制御する。ウォブルPLLの再開は、光ピックアップ1が記録再開位置を通過するまでに行う。この場合、EFM系単独ではアクセス直後、EFMから再生速成分を抽出するためには、たとえば、11T/11TのSYNCパターン間隔を調べたりするが、傷等にだまされないようにするため、ある程度の平均化が必要であり、即座に再生速度の検出が出来ない。

一方、アクセス中のウォブルPLL周波数ホールド処理を行っていれば、アクセス着地後、直ちにPLLがロック状態になるので、単純にウォブルPLLロック状態での同期クロック周期等を検出すれば、すばやく速度検出可能であり、その差が記録開始可能時間短縮に良い影響を及ぼす。

また、記録再開のためのアクセス開始位置とアクセス終了位置が共に記録中断

近傍で、記録再生速度はほぼ等しいことを利用し、ウォブル周期検出回路7に、「アクセス中は周期検出をしない」「周期検出は複数の平均値を適用」の仕組みを設けることで、アクセス後最初に検出されるウォブル周期をアクセス終了位置の再生速度設定として、高速で再生系の速度設定の最適化することが出来る。

[0024]

ステップ308で、EFMを再生するための設定を行い、EFM信号を再生し、ステップ309で記録位置を通過したか否かを判別する。記録位置を通過した場合には、ステップ304に戻る。記録再開位置を通過しない場合には、ステップ310で、EFM信号同期が確認できたか否かを判別し、確認できない場合にはステップ309に戻る。確認できた場合には、ステップ311で記録を再開する。

[0025]

次に、記録中断時の記録速度情報として、エンコーダ部の記録同期クロックを 用いて入手する場合について、図4のブロック図を用いて説明する。

図4は本発明による光ディスク記録再生装置の他の実施例を示すブロック図である。図4において、図1と同じ構成要素については、同一の符号を付し、その説明を省略する。図において、記録用エンコーダ18は、記録対象となる例えばホストコンピュータ(図示せず)からのDATA列をディスク2上に記録可能なフォーマットに変換する。また、所望の記録速度を実現できるよう、エンコード速度は所望記録速度以上で動作させる。記録用同期クロック生成回路19は、書き込み速度に対応させるクロックを生成する。書き込み用発光パルス生成回路20は、記録用同期クロック生成回路19のクロックで規定された記録速度で、記録用エンコーダ18からの記録用信号を、光ピックアップ1のレーザパワー切替制御タイミング信号(書き込み用発光パルスタイミング制御信号)に変換する。書き込み用発光パルス生成回路20からのレーザパワー切替制御タイミング信号を受けた光ピックアップ1は、そのタイミングにあわせて書き込み動作(レーザパワー切替制御)を行う。クロック周期検出回路21は、記録用同期クロック生成回路19で生成される記録同期クロックの周期を検出する。クロック周期検出回路21で検出された周期は、記録速度周期そのものであり、マイコン11はこ

れをモニタすることで、時々刻々と変化する記録速度を検出することができる。 この記録同期クロックの周期を記録速度情報として入手するタイミングは、前記 第1の実施例ないし第4の実施例と同様である。

[0026]

以上述べたように、本発明によれば、記録中断時、記録再開のためのアクセス 先でのEFM信号のPLL同期動作が高速、且つ確実に行えるようになり、アク セス着地後、短時間で記録再開位置待ち状態に移行できる。このため、バッファ アンダーラン保護後のデータ記録再開時の不要なタイムロス、例えば、記録再開 位置通過などによるリトライアクセスを多発することによるタイムロスを最小限 にすることができる。本発明は、特に、CAV記録のように光ディスクの記録速 度が変化する場合において有効である。

[0027]

【発明の効果】

以上述べたように、本発明によれば、記録中断から記録再開までの時間を短縮することができる。

【図面の簡単な説明】

【図1】

本発明による光ディスク記録再生装置の一実施例を示すブロック図である。

【図2】

記録を中断し、再書き込みを行う際の処理動作の第1の実施例を示すフローチャートである。

【図3】

記録を中断し、再書き込みを行う際の処理動作の他の実施例を示すフローチャートである。

【図4】

本発明による光ディスク記録再生装置の他の実施例を示すブロック図である。

【符号の説明】

1 …光ピックアップ、2 …光ディスク、3 …イコライザ回路、4 …サーボ回路、5 …傷区間検出回路、6 …ウォブル検出回路、7 …ウォブル周期測定回路、8

特2003-010674

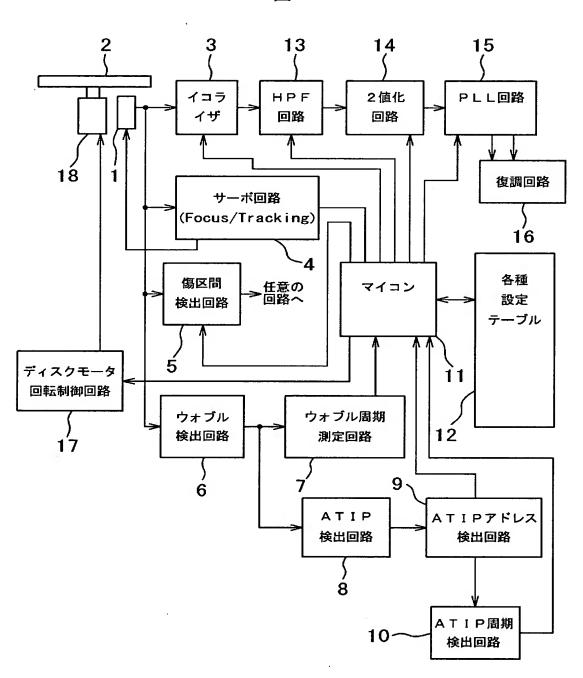
…ATIP検出回路、9…ATIPアドレス検出回路、10…ATIP周期検出回路、11…マイコン、12…各種設定テーブル、13…HPF回路、14…2値化回路、15…PLL回路、16…復調回路、17…ディスクモータ回転制御回路、18…記録用エンコーダ、19…記録用同期クロック生成回路、20…書き込み用発光パルス生成回路、21…クロック周期検出回路。

【書類名】 図面

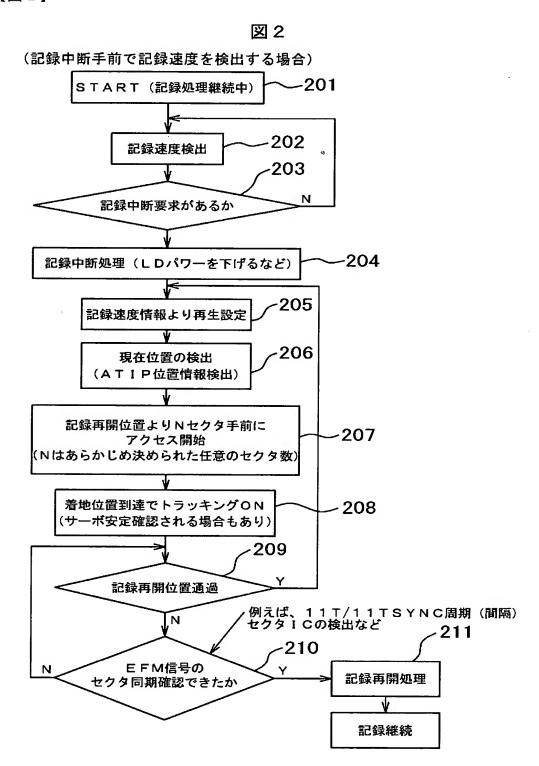
【図1】

1

図 1



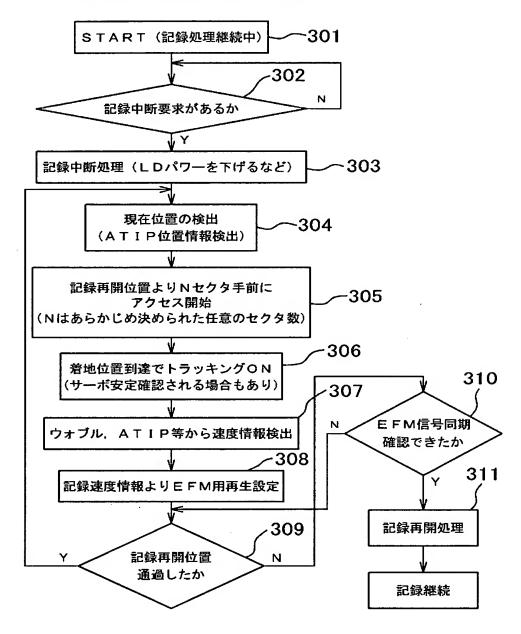
【図2】



【図3】

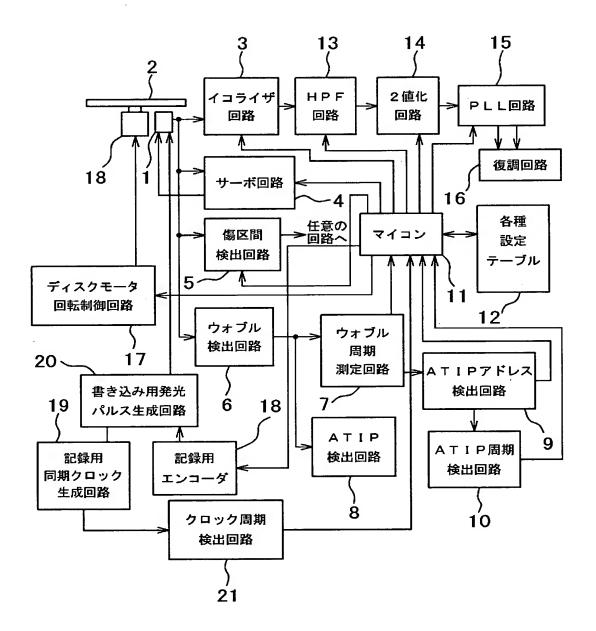
図3

(アクセス着地後に記録速度を検出する場合)



【図4】

図 4



【書類名】 要約書

【要約】

【課題】 CAV記録において、記録中断から記録再開までの時間を短縮し、確 実に記録再開できるようにする。

【解決手段】 再生系回路と、記録系回路と、記録が中断される前、又は後の速度情報検出手段と、前記検出された速度情報に基づいて再生系回路の設定値を設定する手段と、中断位置より手前のセクタにアクセスする場合の現在位置を検出するための検出手段と、現在位置から手前のセクタにアクセスする手段と、記録再開位置検出手段とを備える。

【選択図】 図1

出願人履歴情報

識別番号

[501009849]

1. 変更年月日

2000年12月27日

[変更理由]

新規登録

住 所

東京都港区虎ノ門一丁目26番5号

氏 名

株式会社日立エルジーデータストレージ

2. 変更年月日

2003年 3月 5日

[変更理由]

住所変更

住 所

東京都港区海岸三丁目22番23号

氏 名

株式会社日立エルジーデータストレージ